Searching PAJ Page 1 of 2

## PATENT ABSTRACTS OF JAPAN

(11)Publication number: 06-069294

(43) Date of publication of application: 11.03.1994

(51)Int.CI. H01L 21/66

G01R 31/28

(21)Application number: 04-219498 (71)Applicant: FUJI ELECTRIC CO LTD

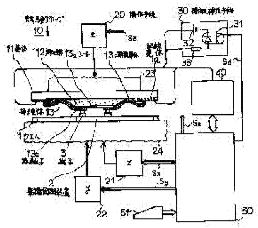
(22)Date of filing: 19.08.1992 (72)Inventor: KATAOKA KOZO

## (54) TEST PROBE DEVICE FOR INTEGRATED CIRCUIT

## (57)Abstract:

PURPOSE: To improve uniformity of connecting resistances and to prolong a usable life by manufacturing a connector of a test probe device for connecting a terminal of an integrated circuit device to a testing circuit of a fine pattern by utilizing semiconductor manufacturing technique when the circuit device is tested in a wafer state.

CONSTITUTION: The test probe device for an integrated circuit comprises a probe base 11 having a wiring conductor 11 to be connected to a testing circuit 40, an elastic element 12 fixed to the base, a connector 13 for supporting a thin film conductor and a contactor 13c to a flexible sheet 13a covering the surface of the element, operating means 20 for operating the base 11 toward a wafer 1, and contact detecting means 30 for detecting a contact starting point of the terminal 3 of the circuit device 2 with the



contactor 13c. The device 2 is tested in a state that the probe 10 is operated by a predetermined small operation amount with the means 20 after a detection signal Sd is generated from the means 30 when the probe 10 is operated toward the wafer 1.

## **LEGAL STATUS**

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the

Searching PAJ Page 2 of 2

examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

(19)日本国特許庁 (JP)

# (12) 公開特許公報(A)

(11)特許出顧公開番号

特開平6-69294

(43)公開日 平成6年(1994)3月11日

(51) Int.Cl.<sup>5</sup>

識別記号 广内整理番号

FI.

技術表示箇所

H01L 21/66 G01R 31/28 B 8406-4M

6912-2G

G01R 31/28

K

審査請求 未請求 請求項の数3(全 5 頁)

(21)出顧番号

(22)出顧日

特顧平4-219498

平成4年(1992)8月19日

(71)出顧人 000005234

富士電機株式会社

神奈川県川崎市川崎区田辺新田1番1号

(72)発明者 片岡 孝三

神奈川県川崎市川崎区田辺新田1番1号

富士電機株式会社内

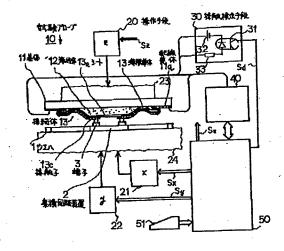
(74)代理人 弁理士 山口 巌

## (54) 【発明の名称】 集積回路用試験プローブ装置

## (57)【要約】

【目的】ウエハの状態で集積回路装置を試験する際にその端子を試験回路に接続する試験ブローブ装置の接続体を半導体製造技術を利用して微細パターンで製作し、接続抵抗の均一性を向上し、かつ可使寿命を延ばす。

【構成】試験回路40と接続される配線導体11 a を備えるプローブ基体11と、それに固定した弾性体12と、その表面を覆う可撓性シート13 a に薄膜導体11 b と接触子13 c を担持してなる接続体13と、ウエハ1に向けて基体11を操作する操作手段20と、接触子13 c の集積回路装置 2 の端子3 との接触開始点を検出する接触検出手段30とを設け、試験プローブ10をウエハ1に向けて操作する際に接触検出手段30から検出信号Sdが発せられた後は操作手段20にプローブ10を所定の僅かな操作量だけ操作させた状態で集積回路装置 2 を試験する。



#### 【特許請求の範囲】

【請求項1】ウエハ内に作り込まれた集積回路装置を試 験するために各集積回路装置の端子を試験回路と接続す るプロープであって、試験回路と接続される複数個の配 線導体を備える配線基板状の基体と、基体面から突出す るよう基体に固定された弾性体と、弾性体面を覆う可撓 性シートに薄膜導体が並べて担持され薄膜導体の弾性体 上の端部に集積回路装置の端子に対する接触子を備えか つ薄膜導体が基体の配線導体と接続された接続体と、接 続体の接触子を集積回路装置の端子と接触させるよう基 10 体をウエハに向けて操作する操作手段と、接触子の端子 との接触を少なくとも1対の接触子間の導通状態から検 出する接触検出手段とを備え、操作手段によりプローブ の基体をウエハに向けて操作する途中で接触検出手段に より接触が検出された後に所定の操作量だけ基体を操作 した状態で試験を行なうようにしたことを特徴とする集 積回路用試験プローブ装置。

【請求項2】請求項1に記載の装置において、弾性体に ゴムを用いることを特徴とする集積回路用試験プローブ 装置、

【請求項3】請求項1に記載の装置において、操作手段 がステップモータであり、接触検出手段によって接触子 と端子の接触が検出された後の基体に対する操作量をこ のステップモータに与えるパルス数により設定するよう にしたことを特徴とする集積回路用試験プローブ装置。

## 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は集積回路装置をウエハの 状態で試験するに際しその端子を試験回路と接続するた めの試験プローブに関する。

#### [0002]

【従来の技術】集積回路装置の製造面では歩留まりの向 上が大切であるが、 100%歩留まりの達成は実際には困 難なのでウエハプロセスを完了した段階で必ず試験を行 ない、ウエハ内の各集積回路装置の良否を判定しておい てウエハからチップを単離した後に不良品を排除するの が通例である。かかるウエハの状態での試験に際しては 当然ながら各集積回路装置を試験回路に接続する必要が あり、この接続のために本発明が対象とする試験プロー プを用いてウエハ内の集積回路装置をそのバンプ電極や 接続パッド等の端子を介して試験回路に順次に接続す

【0003】この試験プロープは機能的には単なる接続 治具であるが、各集積回路装置には数十~100 角ないし 径の小さな端子が数十~数百個も 100~数百µmのごく 狭いビッチで配列されているので微細な機械構造と高い 接続信頼性が要求され、かつ各数百個以上の集積回路装 置が作り込まれた多数のウエハを連続的に試験できるよ う長寿命が要求される。かかる要求を満たし得る試験ブ ローブとしては、従来から鋭い先端をもつニードルを配 50 べて担持させてその弾性体上の端部に集積回路装置の端

線基板等に多数並べた取り付けたものが主流になってい

【0004】この従来の試験プロープでは、ニードルに タングステン等の永久変形が起こり難い高弾性材料を用 い、これを先端が下方に曲がった先細り形状に形成して 太い基部を配線基板等のプローブの基体に水平方向に強 間に固定し、その先端を集積回路装置の端子に接触させ た状態で基体を若干押し下げることによりニードルを撓 ませてその反力により必要な接触圧力を保持する。かか るニードルの集積回路装置の端子に対する接続抵抗を試 験に必要なできるだけ低い値に安定かつ均一に保つた め、多数のニードルの撓み量に対するばね反力を一定に 揃えるとともに、その先端に金めっき等を施して接触抵 抗を極力下げるようにする。

#### [0005]

20

30

40

【発明が解決しようとする課題】上述のニードル式の試 験プロープは従来からの実績も多く接続抵抗の安定性や 長寿命の点でもほぼ満足すべきものではあるが、製作に かなり手間が掛かるので高価につくほか、集積回路装置 の高集積化の進展に伴ってその端子数が増え配列ピッチ が狭くなるとともにそれに合わせて試験プローブを小形 化するのが非常に困難になって来る問題がある。

【0006】この原因はニードルの先端は細いがその基 部は先端の曲率半径の数倍から1桁太くする必要がある ため、集積回路装置側の端子の配列ビッチに合わせて先 端は配列できても基部を配列するのが困難な点にある。 もちろん、基部を千鳥状等の複数列に配列することは可 能であるが、ニードルの長さが異なってくるのでそのば ね反力を均一に揃えるのが困難になる。このため、集積 回路装置の端子配列が80μm程度以下になるとそれに適 する試験プローブの製作が非常に困難になり、かかる場 合には高価な試験設備の利用率低下にもかかわらず試験 を2回に分けて行なわざるを得ない現状である。

【0007】この問題点を解決するために試験対象の集 積同路装置と同様に試験プロープもその接続部を半導体 製造技術を利用して製作する試みが始められており、こ れによれば接続部の微細構造化は容易になるが、この接 続部のプロープ内支承構造や集積回路装置の端子への押 し付け操作上にまだ問題が多く、接続抵抗の均一性やブ ローブの長寿命の保証が困難であり、最悪の場合に試験 中にウエハを破損する危険も排除できない。かかる実情 に鑑み、本発明の目的は半導体製造技術により製作され る接続部を備える試験プローブの接続抵抗の均一性と動 作上の信頼性を向上することにある。

#### [8000]

【課題を解決するための手段】本発明の集積回路用試験 プローブ装置では、試験回路と接続される配線導体を備 える基体と、基体面から突出するよう基体に固定された 弾性体と、弾性体面を覆う可撓性シートに薄膜導体を並 子に対応する接触子を設けかつ基体の配線導体とそれぞれ接続してなる接続体と、接触子を端子と接触させるように基体をウエハに向けて操作する操作手段と、接触子の端子の接触を接触子間の導通状態から検出する接触検出手段とを設け、操作手段によりプローブの基体をウエハに向け操作する途中で接触検出手段により接触が検出された後に所定の操作量だけ基体を操作した状態で試験を行なうことによって上述の目的を達成する。

【0009】上記構成中の弾性体には長期の使用中に永久変形を生じないよう硬度が高めのゴムを用いるのがよ 10 く、これを平坦な頂面をもつ丘状に形成し頂面上に接続体の接触子を設けるのがよい。接続体用の可撓性シートには数十~数百μmの厚みの絶縁性のポリイミド樹脂等のシートを用い、これを弾性体面やその周辺の基体と望ましくは張力を掛けた状態で接着するのがよい。このシートに担持させる蒋膜導体には真空蒸着法やスパッタ法による金属膜、とくに2~数μmの膜厚の金の蒋膜を用いるのがよい。接触子にも金や白金が適し、これを電解めっき法で成長させて接触子とするのがよい。その高さは10μm程度以上、サイズは場合により異なるが20~30 20μm角ないし径とするのがよい。

【0010】接触検出手段は接触子が集積回路装置の端子と接触して接触子相互間が例えば抵抗等を介し導通したことを検出できれば足りるが、感度の向上には接触子間が集積回路装置により短絡されたことを検出させるのがよく、このため各集積回路装置に例えば接地端子や電源端子を2個設けておくのがよい。この接触検出手段として専用回路を設けてもよいが、試験回路にその機能を容易に組み込むことができる。試験プローブの操作手段にはステップモータを用いて、接触子と端子の接触の検知をの操作量をそれに与えるパルス数で設定するのが有利であり、これによりふつう200~数百μm程度のごく小さな操作量を正確に制御できる。この操作量は過大な圧力による集積回路装置の破壊やプローブの損傷を防止するため接触子あたりの圧力が数度程度になるように設定するのがよい。

## [0011]

【作用】本発明は、接続体をシートに薄膜導体を担持させて接触子を設ける構造として半導体製造技術を利用して容易に微細化できるようにし、かつ弾性体を利用して40均一な圧力を接触子に試与するとともに、接触検出手段を設けて接触子と端子の接触を検出させ、以後は試験プロープを所定操作量だけ操作して接触子に最適な接触圧力を与えることにより接続抵抗を均一化させ、かつ接触子に掛かる過大な圧力を防止してプロープを長寿命化するものである。

## [0012]

【実施例】以下、図を参照しながら本発明の実施例を説明する。図1は本発明による試験プロープを関連するウエハや試験回路等とともに示す集積回路装置の試験設備 50

の構成図である。図2は試験プローブの要部の拡大図であり、図2(a) は接続体の中央部の平面図、図2(b) は試験プローブの接続体の周縁付近の断面図である。なお、理解を容易にするため図1の接触検出手段30は専用の回路として示されているが、その機能は試験回路40内に容易に組み込むことができる。

【0013】まず、図1に示す試験設備の概要を説明する。図の中央部にウエハ1が簡略に示されており、それに多数個作り込まれた各集積回路装置2を順次試験するため試験プローブ10を介して図ではパンプ電極であるその端子3が試験回路40に接続される。試験プローブ10は操作手段20により図の上下方向であるz方向に位置が操作されるステージ23の下面に取り付けられている。試験のためウエハ1が装荷されるステージ24は操作手段21と22により図の左右方向であるx方向と前後方向であるy方向にそれぞれ操作され、これにより試験すべきウエハ1内の集積回路装置2が順次切り換えられる。操作手段20はこの試験設備に専用の計算機50から操作指令Szを受けてそれに応じてステージ23を操作し、同様に操作手段21と22は計算機からの操作指令SzとSyにそれぞれ応じてステージ24を操作する。

【0014】試験回路40は通例のように試験プローブ10を介して集積回路装置2に試験用の電圧や電流を与えた上でその出力電圧や出力電流を受けて所定の試験を行なう。計算機50は上述の操作手段20~22を操作するとともに、付属のキーボード51から入力される集積回路装置2の種類の指定に応じ試験回路40に試験内容を指令し、かつ試験結果を受けて集積回路装置2ごとに良否を判定する。このほか、本発明では接触検出手段30を設けて試験プローブ10と接続しておき、計算機50から操作手段20に操作指令Szを与えてステージ23を下方に操作するつど試験プローブ10の集積回路装置2との接触状態の開始時点を検出させ、その旨を示す検出信号Sdを計算機50に通知させる。

【0015】図1では断面図で示された試験プローブ10は、本発明では基体11と弾性体12と接続体13とから構成される。基体11はステージ23に取り付けられるやや厚いめのプリント基板ないし配線基板であって、試験回路40とそれぞれ接続される多数の配線導体11aを備える。弾性体12は基体11の下面にそれから突出するように固定されたゴム等であって、これにはあまり柔らか過ぎて長期の使用中に永久変形を起こさないように硬度が高いめのものを用いるのがよく、かつ図のように頂面、図では下面が平坦な丘状の断面に形成するのがよい。

【0016】接続体13は可撓性のシート13aに多数の薄膜導体13bを図2(a) に示すようなパターンで担持させ、薄膜導体13bの弾性体12の平坦な下面上の端部に集積回路装置2側の端子3に対応する接触子13cを突設したものである。シート13aには数十~100 μmの厚みの可撓性に富む例えばポリイミド樹脂のフィルムを用い、

**薄膜導体13bはその上に金属,例えば金の薄膜をスパッ** 夕法や真空蒸着法により2~数μmの膜厚に被着し、か つ例えば20~30μmの狭い幅のパターンにフォトエッチ ングして形成する。接触子13c は金や白金等の接点金属 を電解めっき法で成長させた小形のパンプ電極とするの がよく、その高さは10μm以上、サイズは蒋睒導体13b の幅と同程度の20~30μm角ないし径とするのがよい。 なお、この接触子13cの高さの精度は2~3μm以下に 管理できる。

【0017】図2(b) にこの接続体13の基体11や弾性体 10 路40に接続して試験を正確に行なうことができる。 12への固定と接続の要領例を示す。接続体13のシート13 aは弾性体12にそれを覆うように強固に固定するのがよ く、図の例では弾性体12の表面とその周辺の基体11の絶 縁板11bの下面に接着剤14によって固定される。この接 着はシート13aに若干張力を掛けた状態で行なうのが望 ましい。シート13aの周縁部には図示のようにその下面 のほかに上面にも薄膜導体13bを設け、これを導電性接 着剤15を介し基体11の配線導体11 a と接続するのがよ い。また、図の例では基体11側でもその絶縁板11bの周 縁部の上面に端子導体11cを設けてスルーホール11dを 20 介して下面の配線導体11 a と接続し、この端子導体11 c を試験回路40と接続するようになっている。

【0018】このような構造の試験プローブ10では、接 続体13が可撓性のシート13aに薄膜導体13bと接触子13 c を担持した構造なのでばね付勢力を持たず、接触子13 c の端子2への接触圧力は弾性体12のごく僅かな変形に 伴う反力により賦与される。この接触圧力はウエハ1の 破壊や試験プロープ10の損傷防止のため各接触子13cあ たり数g程度がよく、この際の弾性体12の変形量はその 弾性力により異なるが200~数百μm, 場合により 100 30 ~200 µmと僅かで済む。このように変形量が僅かなと き弾性体12が各接触子13cに与える変形反力はほぼ均等 で、かつ前述のように接触子13cの高さも高精度に管理 できるので、本発明の試験プローブ10により接触子13 c の端子3に対する接触圧力を従来より均一化できる。

【0019】以上説明した構成の図1の試験設備では、 集積回路装置2の種類に応じた試験プローブ10をステー ジ23に取り付け、操作手段21と22によりステージ24上に 装荷されたウエハ1内の試験すべき集積回路装置2を選 択したつど操作手段21によりステージ23を下げて試験プ 40 ローブ10を介して集積回路装置2を試験回路40に接続す るが、本発明ではこの接続を果たす前に接触子13 c の端 子3との接触開始点を接触検出手段30に検出させる。図 の例では接触検出手段30は感度を上げるために試験プロ ープ10の1対の接触子13cの相互間が集積回路装置2に より短絡されたことを検出するようフォトカプラ31とそ の低圧電源32と抵抗33から構成される。なお、集積回路 装置2側には上述の特定の1対の接触子13cに対応する 端子2,例えば接地端子や電源端子が二重に設けられ る.

【0020】接触検出手段30から検出信号Sdが発せられ た後は、木発明ではそれが示す接触開始点を基準にそれ から所定量の操作を試験プロープ10の基体11に施した状 態で試験を行なう。この際の操作量は前述のように数百 μm以下の微量なので、この実施例では操作手段20とし てステップモータを用いて所定数のパルスを含む操作指 令Szをこれに与えて操作量を精密制御する。これによ り、接触子13cに最適な接触圧力を再現性よく与えた状 **態で集積回路装置2を均一な充分低い接続抵抗で試験回** 

#### [0021]

【発明の効果】本発明の試験プロープ装置では、試験回 路と接続される配線導体を備える基体と、基体面から突 出するよう基体に固定された弾性体と、弾性体面を覆う 可撓性シートに薄膜導体を並べて担持させその弾性体上 の端部に集積回路装置の端子に対応する接触子を設けか つ基体の配線導体と接続した接続体と、接触子を端子と 接触させるよう基体をウエハに向けて操作する操作手段 と、接触子と端子の接触開始点を検出する接触検出手段 を設け、操作手段によりプローブ基体をウエハに向け操 作する際に接触検出手段により接触開始点を検出し、そ れから所定操作量だけ基体を操作した後に試験をするこ とによって次の効果が得られる。

【0022】(a) 接続体を可撓性シートにフォトエッチ ングで形成する薄膜導体を担持させ接触子を電解めっき 法で成長させる構造の採用により半導体製造技術を利用 してパターンを微細化し、多数個の端子が狭いビッチで 配列される高集積化集積回路装置の試験に適するプロー ブを容易にかつ安価に製作できる。

(b) 弾性体の変形反力を利用して接触子に従来より均一 な接触圧力を賦与することにより、集積回路装置の端子 を均一な接続抵抗で試験回路に接続して試験の精度を向 上することができる。

【0023】(c) 接触検出手段を設けて接触子の端子と の接触開始点を検出させ、その後に試験プロープを必要 操作量だけ操作して接触子に最適な接触圧力を与えるこ とにより、接続抵抗の再現性を従来より向上させ、かつ 接触子に掛かる過大な圧力を防止してプローブを長寿命 化することができる。

## 【図面の簡単な説明】

【図1】本発明の試験プロープ装置をウエハや試験回路 等とともに示す集積回路装置の試験設備の構成図であ

【図2】図1の試験プローブ装置の要部を拡大して示 し、同図(a) は接続体の中央部の平面図、図2(b) は試 験プロープの接続体の周縁付近の断面図である。

#### 【符号の説明】

- ヴエハ 1
- 集積回路装置 2
- 集積回路装置の端子 3

50

 10
 試験プローブ

 11
 試験プローブの基体

 11 a
 配線導体

 12
 弾性体

 13
 接続体

 13 a
 可撓性シート

 13b
 薄膜導体

 13c
 接触子

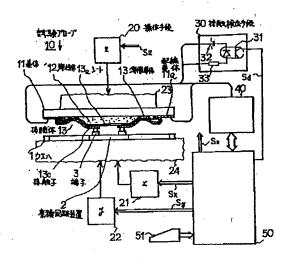
 20
 操作手段ないしはステップモータ

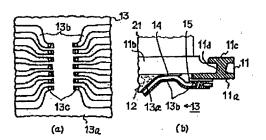
 30
 接触検出回路

 40
 試験回路

試験設備の計算機

[図1]





[図2]